

**本科实验报告**

|  |  |
| --- | --- |
| 课程名称： | 数字逻辑设计 |
| 姓 名： |  |
| 学 院： | 计算机科学与技术学院 |
| 系： |  |
| 专 业： |  |
| 学 号： |  |
| 指导教师： | 蔡铭 |

年 月 日

**浙江大学实验报告**

课程名称： 数字逻辑设计 实验类型： 综合

实验项目名称：

学生姓名： 专业： 学号：

同组学生姓名： 指导老师： 蔡铭

实验地点： 实验日期： 年 月 日

一、实验目的和要求

Please do the project step by step according to the project tutorial. Design the basic function components including Adder, Mux, and ALU using Xilinx.

二、实验内容和原理

Design the basic function components including Adder, Mux, and ALU.

三、实验过程和数据记录

1. Adder…

2. Mux…

3. ALU...

四、实验结果分析

1. Adder…

2. Mux…

3. ALU...

五、实验总结与反思

1.What pitfalls did you experience in conducting the experiment?

2.What are the underlying causes of the problem?

3. How do you manage to address them and prevent a recurrence?